



Вартан Падарян

Заведующий лабораторией ИСП РАН

vartan@ispras.ru

Андрей Белеванцев

Ведущий научный сотрудник ИСП РАН

abel@ispras.ru

27 февраля 2025 г.

Цифровая устойчивость промышленных систем

РБПО для АСУТП Как улучшить безопасность, когда все против тебя

Принципиальное наличие **уязвимостей*** в ПО и аппаратуре:
функциональные, архитектурные, программного кода/микрокода.

**Размыты границы между ошибками программиста, закладками и НДВ*

Утечка информации о уязвимостях

Хакеры «для интереса»

- Взломы ради известности
- Ограничены ресурсы
- Только известные эксплойты

Хакеры «для ущерба»

- Вандализм
- Ограничены ресурсы

Преступность

- Взлом ради прибыли
- Существенные ресурсы
- Синдикаты
- Специально разработанные программы для кражи данных

Спецслужбы

- Атаки на критические информационные инфраструктуры, промышленный шпионаж
- Практически неограниченные ресурсы
- Сложное ВПО и программы для взлома
- Постоянные угрозы

Рост ресурсов и сложности атак

США: Разработка стандартов Common Criteria (NIST: National Institute of Standards and technology), 1999

Жизненный цикл безопасного ПО, Microsoft, 2004

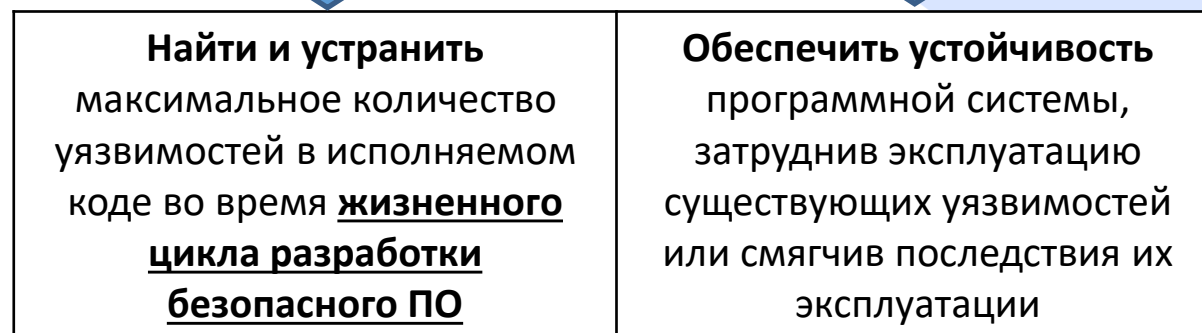
Россия: ГОСТ Р 56939-2024

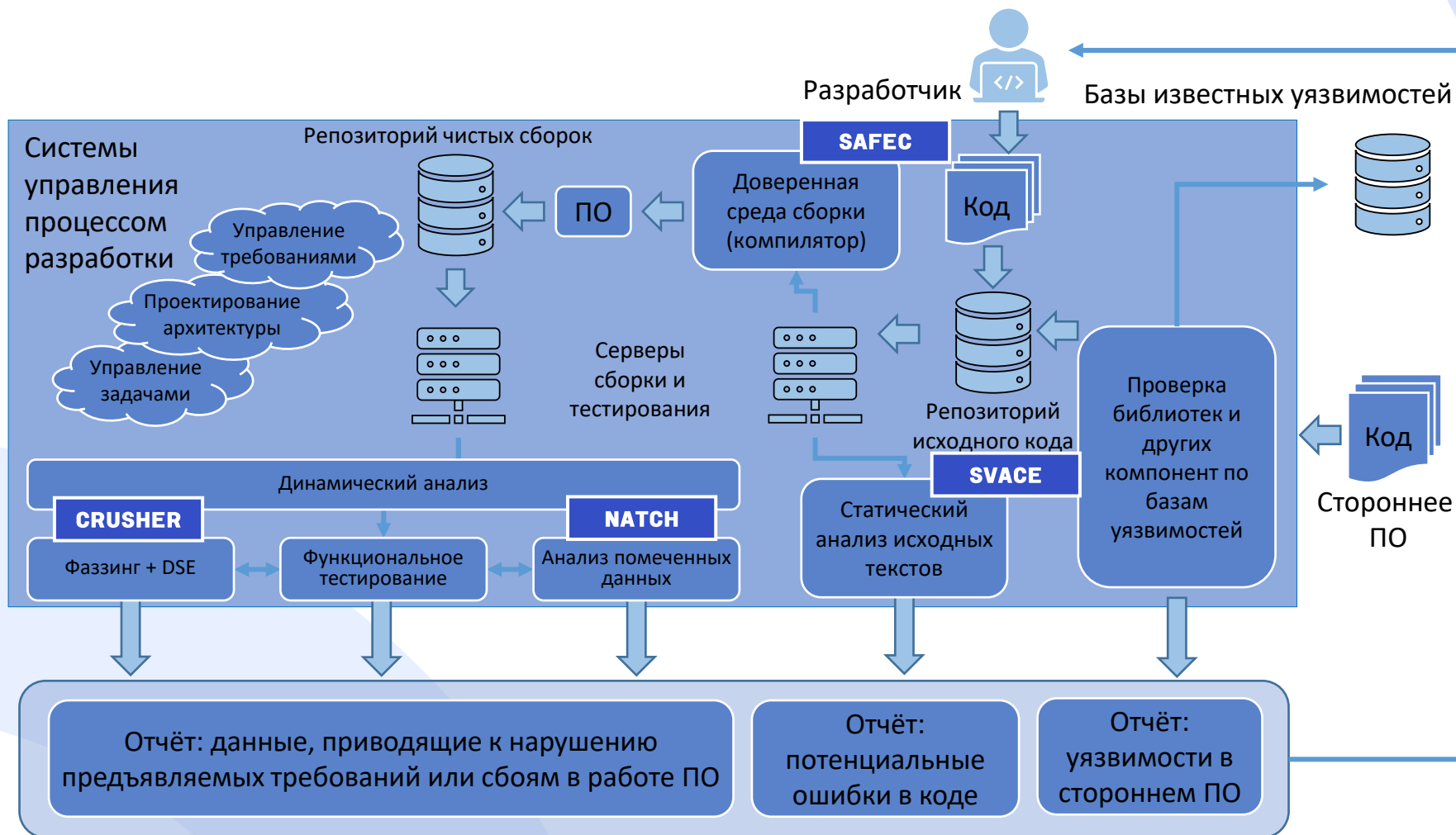
ГОСТы по процессам и инструментам (статический анализ, безопасный компилятор), введены в действие 2024

ЕС: The Cybersecurity Act (EU 881 / 2019), система сертификации ПО, сервисов и процессов

Китай: стандарты по кибербезопасности от национального комитета ТК260, 19 стандартов в 2023

- Недостаточно использовать классические методы защиты (защита по периметру, проверка доступа, антивирусы и др.)
- Необходима разработка новых моделей, методов и технологий в области анализа и трансформации программ





РБПО специализируется в каждой индустрии (авиация, автомобили, космос, госсектор) под нормативные документы и специфику ПО отрасли.

Технологический стек ИСП РАН развивается с 2002 г. на базе результатов фундаментальных научных исследований по контрактам с зарубежными и российскими компаниями.

Требования регуляторов:

- Приказ №239 – внедрение, как минимум, отдельных процессов РБПО для ПО КИИ
 - проведение статического анализа исходного кода программы;
 - проведение фаззинг-тестирования программы, направленного на выявление в ней уязвимостей;
 - проведение динамического анализа кода программы
- Необходимо одновременно выполнять требования многих регуляторов: отраслевых, ФСТЭК России и ФСБ

Отраслевые особенности:

- Отсутствие отраслевых сообществ, в которых бы велась коллективная работа над анализом безопасности Open Source компонент
- Особое внимание к защите коммерческой тайны, сильные ограничения доступа к исходным кодам

Технологические сложности:

- Необходимость импортозамещать среды функционирования, средства разработки и т.д.
- Инструменты динамического анализа зачастую недоступны
- В инструментах нужна поддержка промышленных протоколов Modbus, IEC 61850 GOOSE, IEC 104 — IEC 60870–5-104, ...
- Какие отечественные процессоры выбирать на перспективу

* Вопросы обсуждались на круглом столе «Безопасность, качество, электроэнергетика. Взгляд отрасли» Открытой конференции ИСП РАН 11 декабря 2024 г.

Безопасный компилятор

SAFEC



Аналоги: компоненты компиляторов GCC/Clang, исследовательские компиляторы и рандомизаторы (CompCert C, kcc, Selfrando, Oxymoron, Shuffler)

Инструмент статического анализа

SVACE



Аналоги: Klocwork (Perforce, США), Coverity (Synopsys, США), Fortify (MicroFocus (прежде HP), США).
Открытые инструменты: Clang Static Analyzer, SpotBugs

Комплекс динамического анализа

CRUSHER



Аналоги: Peach Fuzzer (США, Peach Tech), Synopsys Defensics (Synopsys, США), MAYHEM (ForAllSecure, США).
Открытые инструменты: angr, American Fuzzy Lop, Driller (США)

Инструмент определения поверхности атаки

NATCH



Аналоги: инфраструктуры Panda, Decaf (без интроспекции), Panorama (исследовательский инструмент для Windows)

В ИСП РАН разработаны **статические детекторы** для программ на языках C/C++, предназначенные для проверки соответствия стандартам безопасного кодирования

MISRA C 2012, MISRA C++ 2008, AUTOSAR C++14.

Основа реализации:

- компиляторная инфраструктура LLVM
- механизм сопоставления синтаксических конструкций на уровне дерева AST программы (Clang-Tidy)
- механизм символьной интерпретации Clang Static Analyzer (CSA)

Совокупное покрытие детекторами стандартов безопасного кодирования:

- MISRA C 2012 (C99) — **95%**
- MISRA C++ 2008 (C++98) — **более 50%**
- AUTOSAR C++14 — **более 50%**

Решение поставляется в виде отдельного исполняемого файла для ОС на базе Linux (в перспективе может использоваться как компонент статического анализатора SVACE).

Проект	Срабатываний			Точность	Время анализа
	Всего	Рассмотренных	Ложных (из рассмотренных)		
zlib	8388	1034	0	100%	33 сек.
openjpeg	20371	1433	9	99.4%	5 мин.
OpenSSL	275528	2229	7	99.7%	49 мин. 29 сек.
coreJSON*	7	7	0	100%	10 сек.

Сравнение с открытым анализатором **Cppcheck** на проекте **zlib** (для отличающихся правил)

Оценка реализованных детекторов для правил MISRA C 2012 на проектах с открытым исходным кодом:

Анализатор	Clang-Tidy/CSA			Cppcheck		
	TP	FP	FN	TP	FP	FN
7.2	1172	0	0	61	0	1111
10.3	98	0	0	20	0	78
15.7	15	0	0	11	0	4
16.3	38	0	0	13	0	25
12.3	26	0	0	6	24	20

coreJSON — открытая библиотека для работы с данными в формате JSON, **соответствующая** стандарту кодирования MISRA C 2012.

Соответствие стандарту MISRA разработчики coreJSON проверяют **коммерческим статическим анализатором Coverity**.

- С помощью разработанных детекторов для проверки правил MISRA C 2012 были найдены **несоответствия** кода правилам **10.3, 13.5 и 20.12**
- О найденных несоответствиях кода стандарту MISRA C 2012 было сообщено разработчикам **coreJSON** в результате чего были внесены соответствующие исправления в код*

* <https://github.com/FreeRTOS/coreJSON/pull/148>
<https://github.com/FreeRTOS/coreJSON/pull/157>

- Широкая поддержка процессорных архитектур
 - Intel x86/x86-64, ARM/ARM64, MIPS/MIPS64, Power PC/Power PC 64
 - RISC-V 32/64, SPARC/SPARC64, Hexagon
 - AEON, TriCore, HIDSP, OpenRISC, **Эльбрус**
- Широкая поддержка C-компиляторов, в том числе для встраиваемых платформ
 - GCC/Clang/MSVC/Intel
 - RealView/ARM (ARMCC), WindRiver Diab, Keil CA51
 - NEC/Renesas CA850, Renesas M16C/R8C, CC78K0(R), IAR C/C++
 - Panasonic MN10300, Toshiba TLCS-870/T900
 - Texas Instruments TMS320C6*, Digital Mars, Green Hills
 - TriCore, CEVA, Samsung CalmSHINE16, Cadence Tensilica Xtensa
 - CodeWarrior for StarCore, Freescale CodeWarrior, компилятор Эльбруса (lcc)

- Быстрая доработка под специфические компиляторы и диалекты С (1-3 месяца)
- Критические ошибки С/С++ по ГОСТ 71207-2024
 - разыменованное нуль
 - переполнение буфера
 - утечки памяти и ресурсов
 - неинициализированные переменные, недостижимый код
 - анализ указателей, вызовы по указателю (девиртуализация)
- Пользовательские спецификации библиотечных функций, в том числе источников и стоков для анализа чувствительных данных (taint)
 - позволяет работать с нестандартными / обрезанными библиотеками
 - позволяет отразить специализированные потоки чувствительных данных

- Гибкость – тонкая настройка под конкретные задачи и требования
- Масштабируемость — вплоть до нескольких тысяч ядер
- Расширяемость — пользовательские мутации, плагины, интеграция открытых инструментов и т.д.
- Интеграция с инструментом Svace и другими технологиями ИСП РАН
- Фаззинг GUI приложений
- Гибридный фаззинг с поддержкой SymCC, Angr, Sydr
- Фаззинг ядра и драйверов ОС
- Фаззинг произвольного кода при помощи частичной эмуляции
- Поддержка языков C/C++, Java, Python, C#
- Широкая поддержка процессорных архитектур – x86, ARM, MIPS
- Поддерживает долгосрочный, распределенный фаззинг

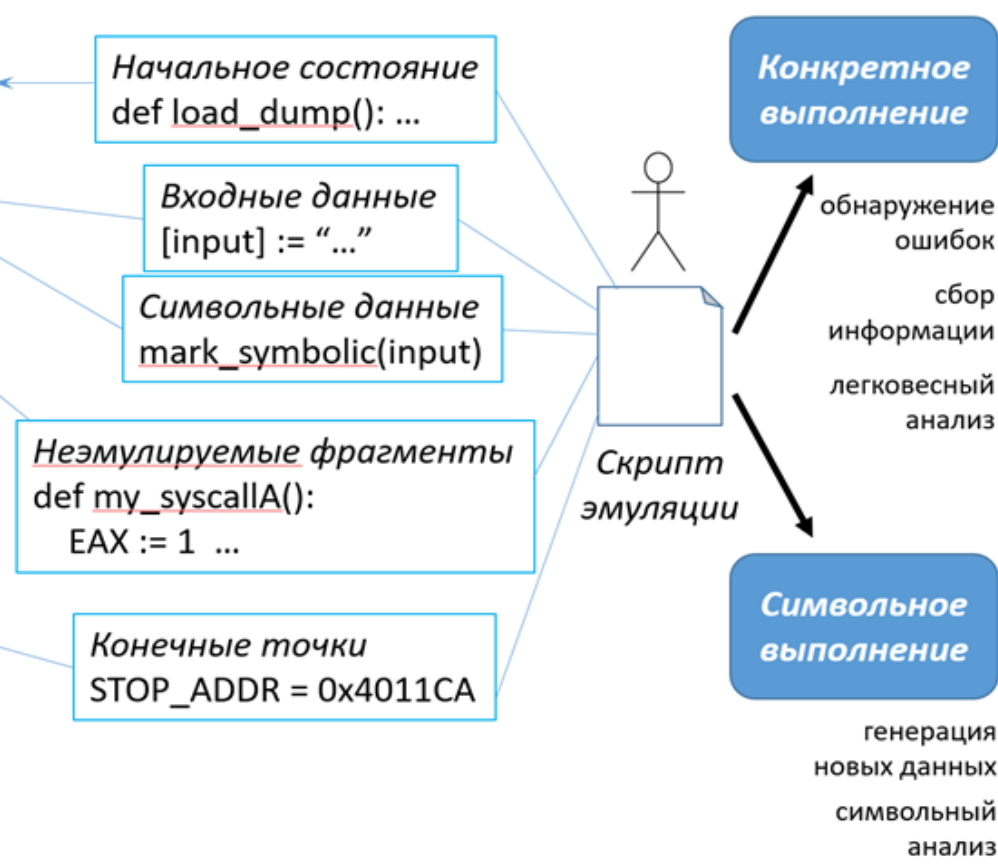
«Образ памяти»

Код

```
.....
4011a9: 55          push  rbp
4011aa: 48 89 e5    mov   rbp, rsp
4011ad: bf 60 40 40 00 mov   edi, 0x404060 <input>
4011b2: e8 92 ff ff ff call  401149 <read_data>
4011b7: c6 45 f0 05 mov   byte[rbp-0x10], 0x5
4011bb: e8 77 ff ff ff call  401137 <syscallA>
4011c0: bf 60 40 40 00 mov   edi, 0x404060 <input>
4011c5: e8 74 ff ff ff call  40113e <functionF>
4011ca: 31 c0      xor   eax, eax
4011cc: 31 c9      xor   ecx, ecx
.....
```

Данные

```
.....
04000000:  FF FF FF FF  EE EE EE EE  |.....|
04000008:  4D 45 53 53  41 47 45 00  |MESSAGE.|
04000010:  FF FF 54 45  58 54 00 FF  |..TEXT..|
04000018:  80 00 30 00  40 00 80 00  |..0.@...|
04000020:  AA 47 45 54  20 2F 0A 00  |.GET /..|
04000028:  48 45 4C 4C  4F 21 00 00  |HELLO!..|
04000030:  04 05 00 00  04 05 CA FE  |.....|
.....
```



Частичная Эмуляция



Квалификационные тесты для оценки
ключевых характеристик инструментов



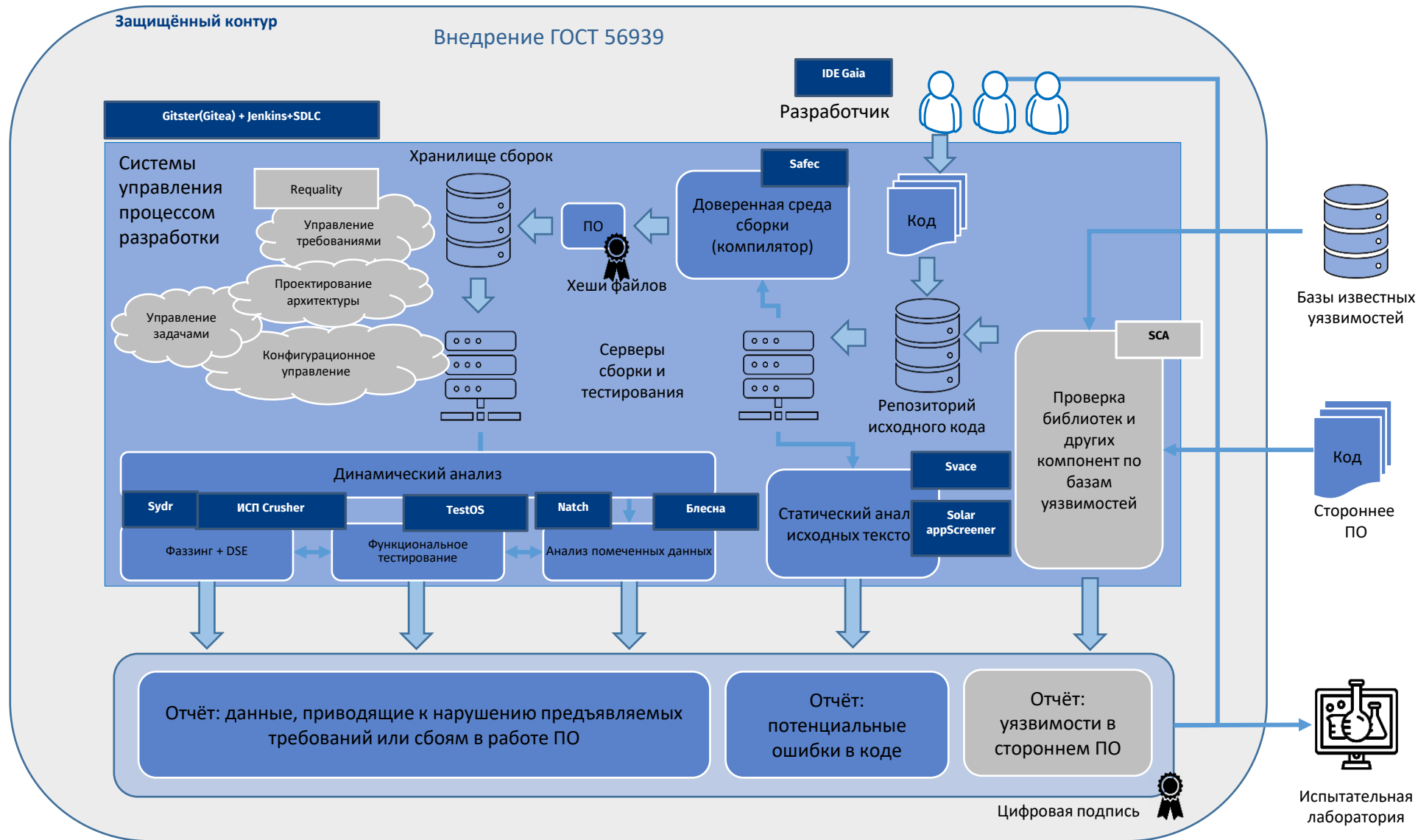
Инструменты и методические
рекомендации по внедрению / ГОСТы

Технологии / инструменты анализа кода ПО

IT-сервисы, CI/CD: Jenkins, Gitea, IDE Eclipse Theia

Инфраструктура, аттестованная АС: серверы и СЗИ

- Комплекс инструментов, развернутых в виртуальных машинах
 - IDE Gaia, Gitea, Jenkins, ISP SDLC, Svace, appScreener, Crusher (SyDr), Natch, Блесна, SAFEC, TestOS, Qemu (ARM, RISC-V)
- Поддержка инструментами отечественных процессоров Байкал и RISC-V
- Тесты: стат. анализ, фаззинг, утечки данных
- Инфраструктура для развертывания и апробации инструментов
 - Основные сценарии применения: «чистый» репозиторий, подготовка материалов для сертификации ПО
- Учебными научным заведениям, гос. ведомствам и корпорациям предлагается предоставлять УНС бесплатно
 - Лицензии включенного в ее состав проприетарного ПО оплачиваются отдельно
 - При поставке лицензий может быть специальный тариф за комплект



- Поддержка композиционного анализа и защиты цепочек поставки
- Поддержка стандартов по безопасному кодированию MISRA и AUTOSAR набором инструментов УС
- Разработка частных методик анализа кода:
 - Программных модулей на языках C/C++, Java, Go, Python, C#, JavaScript, Kotlin
 - Типовых доверенных ПАК, применяемых на объектах критической инфраструктуры
- Создание облачной версии УС
- Создание в составе УС сервиса оповещения пользователей о выявленных уязвимостях ПО по базам данных уязвимостей
- Расширение возможностей инструментов анализа на базе технологий ИИ

Спасибо!